

GPIO	機能1	機能2	機能3	機能1/2/3の選択	備考	GPIO使用可	
PTA7	入出力	D23 入出力 (BSC)	KEYOUT2 出力 (KEYSC)	IDED15 入出力 (ATAPI)	PSA[15:14]	EB724 CN7-18A	1
PTA6	入出力	D22 入出力 (BSC)	KEYOUT1 出力 (KEYSC)	IDED14 入出力 (ATAPI)	PSA[15:14]	EB724 CN7-18B	1
PTA5	入出力	D21 入出力 (BSC)	KEYOUT0 出力 (KEYSC)	IDED13 入出力 (ATAPI)	PSA[15:14]	EB724 CN7-19A	1
PTA4	入出力	D20 入出力 (BSC)	KEYIN4 入力 (KEYSC)	IDED12 入出力 (ATAPI)	PSA[15:14]	EB724 CN7-19B	1
PTA3	入出力	D19 入出力 (BSC)	KEYIN3 入力 (KEYSC)	IDED11 入出力 (ATAPI)	PSA[15:14]	EB724 CN7-20A	1
PTA2	入出力	D18 入出力 (BSC)	KEYIN2 入力 (KEYSC)	IDED10 入出力 (ATAPI)	PSA[15:14]	EB724 CN7-20B	1
PTA1	入出力	D17 入出力 (BSC)	KEYIN1 入力 (KEYSC)	IDED9 入出力 (ATAPI)	PSA[15:14]	EB724 CN7-21A	1
PTA0	入出力	D16 入出力 (BSC)	KEYIN0 入力 (KEYSC)	IDED8 入出力 (ATAPI)	PSA[15:14]	EB724 CN7-21B	1
PTB7	入出力	D31 入出力 (BSC)	TPUTO1 出力 (TPU)	IDEA1 出力 (ATAPI)	PSE[15:14]	EB724 CN7-16A	2
PTB6	入出力	D30 入出力 (BSC)	TPUTO0 出力 (TPU)	IDEA0 出力 (ATAPI)	PSE[15:14]	EB724 CN7-16B	2
PTB5	入出力	D29 入出力 (BSC)	—	IODREQ 入力 (ATAPI)	PSE[11]	EB724ではDIPSW4	4
PTB4	入出力	D28 入出力 (BSC)	—	IDEC50 出力 (ATAPI)	PSE[11]	EB724ではDIPSW3	4
PTB3	入出力	D27 入出力 (BSC)	—	IDEC51 出力 (ATAPI)	PSE[11]	EB724ではDIPSW2	4
PTB2	入出力	D26 入出力 (BSC)	KEYOUT5/IN5 入出力 (KEYSC)	IDEIORD 出力 (ATAPI)	PSA[15:14]	EB724ではDIPSW1	4
PTB1	入出力	D25 入出力 (BSC)	KEYOUT4/IN6 入出力 (KEYSC)	IDEIOWR 出力 (ATAPI)	PSA[15:14]	EB724 CN7-17A	1
PTB0	入出力	D24 入出力 (BSC)	KEYOUT3 出力 (KEYSC)	IDEINT 入力 (ATAPI)	PSA[15:14]	EB724 CN7-17B	1
PTC7	入出力	LCDD7 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTC6	入出力	LCDD6 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTC5	入出力	LCDD5 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTC4	入出力	LCDD4 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTC3	入出力	LCDD3 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTC2	入出力	LCDD2 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTC1	入出力	LCDD1 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTC0	入出力	LCDD0 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTD7	入出力	LCDD15 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTD6	入出力	LCDD14 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTD5	入出力	LCDD13 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTD4	入出力	LCDD12 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTD3	入出力	LCDD11 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTD2	入出力	LCDD10 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTD1	入出力	LCDD9 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTD0	入出力	LCDD8 入出力 (LCDC)	—	—	PSD[5]	EB724ではLCD	4
PTE7	入出力	FSIMCKB 入力 (FSI)	—	—	—	EB724 CN2-17B	1
PTE6	入出力	FSIMCKA 入力 (FSI)	—	—	—	EB724ではAudio Clock 入力	4
PTE5	入出力 (PullDown)	LCDD21 入出力 (LCDC)	SCIF2 TXD 出力 (SCIF2)	—	PSC[5:4]/MSELB[7]	EB724 CN2-3B	2
PTE4	入出力 (PullDown)	LCDD20 入出力 (LCDC)	SCIF4 SCK 入出力 (SCIFA4)	—	PSD[3:2]	EB724では未接続	3
PTE3	入出力 (PullDown)	LCDD19 入出力 (LCDC)	SCIF4 RXD 入力 (SCIFA4)	—	PSA[3:2]	EB724 CN2-4A	2
PTE2	入出力 (PullDown)	LCDD18 入出力 (LCDC)	SCIF4 TXD 出力 (SCIFA4)	—	PSA[3:2]	EB724 CN2-4B	2
PTE1	入出力 (PullDown)	LCDD17 入出力 (LCDC)	—	—	PSD[6]	EB724ではLCD	4
PTE0	入出力 (PullDown)	LCDD16 入出力 (LCDC)	—	—	PSD[6]	EB724ではLCD	4
PTF7	入出力	LCDVSYN 入出力 (LCDC)	—	—	PSD[8]	EB724ではLCD	4
PTF6	入出力	LCDDISP/LCDRS 出力 (LCDC)	—	—	PSD[10:9]	EB724ではLCD	4
PTF5	入出力	LCDHSYN/LCDGS 出力 (LCDC)	—	—	PSD[10:9]	EB724ではLCD	4
PTF4	入出力	LCDDON 出力 (LCDC)	—	—	PSD[8]	EB724では未接続	3
PTF3	入出力	LCDDCK/LCDWR 出力 (LCDC)	—	—	PSD[10:9]	EB724ではLCD	4
PTF2	入出力	LCDVEPWC 出力 (LCDC)	SCIF0 TXD 出力 (SCIF0)	—	PSA[6]	コンソールとして使用	—
PTF1	入出力	LCDD23 入出力 (LCDC)	SCIF2 SCK 入出力 (SCIF2)	—	PSC[7:6]/MSELB[7]	EB724では未接続	3
PTF0	入出力	LCDD22 入出力 (LCDC)	SCIF2 RXD 入力 (SCIF2)	—	PSC[5:4]/MSELB[7]	EB724 CN2-3A	2
PTG7	—	—	—	—	—	n.c.	—
PTG6	—	—	—	—	—	n.c.	—
PTG5	出力	AUDCK 出力 (AUD)	—	—	—	EB724では未接続	3

PTG4	出力	AUDSYNC 出力 (AUD)	—	—	—	EB724では未接続	3
PTG3	出力	AUDATA3 出力 (AUD)	—	—	—	EB724ではLED4	4
PTG2	出力	AUDATA2 出力 (AUD)	—	—	—	EB724ではLED3	4
PTG1	出力	AUDATA1 出力 (AUD)	—	—	—	EB724ではLED2	4
PTG0	出力	AUDATA0 出力 (AUD)	—	—	—	EB724ではLED1	4
PTH7	入出力	VIO0 VD 入力 (VIO)	—	—	—	EB724 CN7-9A	1
PTH6	入出力	VIO0 CLK 入力 (VIO)	—	—	—	EB724 CN7-9B	1
PTH5	入出力	VIO0 D7 入力 (VIO)	—	—	—	EB724 CN7-10A	1
PTH4	入出力	VIO0 D6 入力 (VIO)	—	—	—	EB724 CN7-10B	1
PTH3	入出力	VIO0 D5 入力 (VIO)	—	—	—	EB724 CN7-11A	1
PTH2	入出力	VIO0 D4 入力 (VIO)	—	—	—	EB724 CN7-11B	1
PTH1	入出力	VIO0 D3 入力 (VIO)	—	—	—	EB724 CN7-12A	1
PTH0	入出力	VIO0 D2 入力 (VIO)	—	—	—	EB724 CN7-12B	1
PTJ7	出力	PDSTATUS 出力 (システム)	—	—	—	CAT724 LED2	
PTJ6	出力	STATUS2 出力 (システム)	—	—	—	CAT724 LED1	
PTJ5	出力	STATUS0 出力 (システム)	—	—	—	n.c.	
PTJ4	—	—	—	—	—	n.c.	
PTJ3	入出力	A25 出力 (BSC)	BS 出力 (BSC)	—	PSA[8]		
PTJ2	入出力	A24 出力 (BSC)	—	—	—		
PTJ1	入出力	A23 出力 (BSC)	—	—	—		
PTJ0	入出力	A22 出力 (BSC)	—	—	—		
PTK7	入出力	VIO1 D5 入力 (VIO)	VIO0 D13 入力 (VIO)	IDED5 入出力 (ATAPI)	PSB[7:6]	EB724では未接続	3
PTK6	入出力	VIO1 D4 入力 (VIO)	VIO0 D12 入力 (VIO)	IDED4 入出力 (ATAPI)	PSB[7:6]	EB724では未接続	3
PTK5	入出力	VIO1 D3 入力 (VIO)	VIO0 D11 入力 (VIO)	IDED3 入出力 (ATAPI)	PSB[7:6]	EB724では未接続	3
PTK4	入出力	VIO1 D2 入力 (VIO)	VIO0 D10 入力 (VIO)	IDED2 入出力 (ATAPI)	PSB[7:6]	EB724では未接続	3
PTK3	入出力	VIO1 D1 入力 (VIO)	VIO0 D9 入力 (VIO)	IDED1 入出力 (ATAPI)	PSB[7:6]	EB724では未接続	3
PTK2	入出力	VIO1 D0 入力 (VIO)	VIO0 D8 入力 (VIO)	IDED0 入出力 (ATAPI)	PSB[7:6]	EB724では未接続	3
PTK1	入出力	VIO0 FLD 入力 (VIO)	—	—	—	EB724 CN2-8A	1
PTK0	入出力	VIO0 HD 入力 (VIO)	—	—	—	EB724 CN2-8B	1
PTL7	入出力	DV D5 出力 (VOU)	SCIF3 SCK 入出力 (SCIFA3)	RMI RXD0 入力 (EtherMAC)	PSB[9:8]/MSELB[5]	EB724 CN2-9A	1
PTL6	入出力	DV D4 出力 (VOU)	SCIF3 RXD 入力 (SCIFA3)	RMI RXD1 入力 (EtherMAC)	PSB[9:8]/MSELB[5]	EB724 CN2-9B	2
PTL5	入出力	DV D3 出力 (VOU)	SCIF3 TXD 出力 (SCIFA3)	RMI REF CLK 入力 (EtherMAC)	PSE[7:6]/MSELB[5]	EB724 CN2-10A	2
PTL4	入出力	DV D2 出力 (VOU)	SCIF1 SCK 入出力 (SCIF1)	RMI TX EN 出力 (EtherMAC)	PSC[9:8]	EB724 CN2-10B	1
PTL3	入出力	DV D1 出力 (VOU)	SCIF1 RXD 入力 (SCIF1)	RMI TXD0 出力 (EtherMAC)	PSC[9:8]	EB724 CN2-11A	2
PTL2	入出力	DV D0 出力 (VOU)	SCIF1 TXD 出力 (SCIF1)	RMI TXD1 出力 (EtherMAC)	PSC[9:8]	EB724 CN2-11B	2
PTL1	入出力	DV D15 出力 (VOU)	—	—	PSD[4]	EB724 CN2-12A	1
PTL0	入出力	DV D14 出力 (VOU)	MSIOF0 MCK 入出力 (MSIOF0)	—	PSE[5:4]	EB724 CN2-12B	1
PTM7	入出力	DV D13 出力 (VOU)	MSIOF0 TSCK 入出力 (MSIOF0)	—	PSC[13:12]	EB724 CN2-13A	1
PTM6	入出力	DV D12 出力 (VOU)	MSIOF0 RXD 入力 (MSIOF0)	—	PSC[13:12]	EB724 CN2-13B	1
PTM5	入出力	DV D11 出力 (VOU)	MSIOF0 TXD 出力 (MSIOF0)	—	PSC[13:12]	EB724 CN2-14A	1
PTM4	入出力	DV D10 出力 (VOU)	MSIOF0 TSYNC 入出力 (MSIOF0)	—	PSC[13:12]	EB724 CN2-14B	1
PTM3	入出力	DV D9 出力 (VOU)	MSIOF0 SS1/MSIOF0 RSCK 入出力 (MSIOF0)	—	PSC[11:10]	EB724 CN2-15A	1
PTM2	入出力	DV D8 出力 (VOU)	MSIOF0 SS2/MSIOF0 RSYNC 入出力 (MSIOF0)	—	PSC[11:10]	EB724 CN2-15B	1
PTM1	入出力	LCDVCPWC 出力 (LCDC)	SCIF0 RXD 入力 (SCIF0)	—	PSA[6]	コンソールとして使用	
PTM0	入出力	LCDRD 出力 (LCDC)	SCIF0 SCK 入出力 (SCIF0)	—	PSA[7]	EB724 SDソケット電源制御	4
PTN7	入出力	VIO0 D1 入力 (VIO)	—	—	—	EB724 CN2-13A	1
PTN6	入出力	VIO0 D0 入力 (VIO)	—	—	—	EB724 CN2-13B	1
PTN5	入出力 (PullDown)	DV CLKI 入力 (VOU)	—	—	PSD[11]	EB724 CN7-6A	1
PTN4	入出力	DV CLK 出力 (VOU)	SCIF2 SCK 入出力 (SCIF2)	—	PSD[13:12]/MSELB[7]	EB724 CN7-6B	1
PTN3	入出力	DV VSYNC 出力 (VOU)	SCIF2 RXD 入力 (SCIF2)	—	PSD[15:14]/MSELB[7]	EB724 CN7-7A	2
PTN2	入出力	DV HSYNC 出力 (VOU)	SCIF2 TXD 出力 (SCIF2)	—	PSB[5:4]/MSELB[7]	EB724 CN7-7B	2
PTN1	入出力	DV D7 出力 (VOU)	SCIF3 CTS 入力 (SCIFA3)	RMI RX ER 入力 (EtherMAC)	PSB[3:2]/MSELB[5]	EB724 CN7-8A	1
PTN0	入出力	DV D6 出力 (VOU)	SCIF3 RTS 出力 (SCIFA3)	RMI CRS DV 入力 (EtherMAC)	PSB[1:0]/MSELB[5]	EB724 CN7-8B	1

PTQ7	入出力 (PullDown)	D7 入出力 (BSC)	—	—	—	
PTQ6	入出力 (PullDown)	D6 入出力 (BSC)	—	—	—	
PTQ5	入出力 (PullDown)	D5 入出力 (BSC)	—	—	—	
PTQ4	入出力 (PullDown)	D4 入出力 (BSC)	—	—	—	
PTQ3	入出力 (PullDown)	D3 入出力 (BSC)	—	—	—	
PTQ2	入出力 (PullDown)	D2 入出力 (BSC)	—	—	—	
PTQ1	入出力 (PullDown)	D1 入出力 (BSC)	—	—	—	
PTQ0	入出力 (PullDown)	D0 入出力 (BSC)	—	—	—	
PTR7	入出力	CS6B/CE1B 出力 (BSC)	—	—	—	
PTR6	入出力	CS6A/CE2B 出力 (BSC)	—	—	—	
PTR5	入出力	CS5B/CE1A 出力 (BSC)	—	—	—	CAT724 DIPSW2
PTR4	入出力	CS5A/CE2A 出力 (BSC)	—	—	—	CAT724 DIPSW1
PTR3	入力	IOIS16 入力 (BSC)	LCDLCLK 入力 (LDCDC)	—	PSA[5]	LCDクロック外部入力 (未実装)
PTR2	入力	WAIT 入力 (BSC)	—	—	—	H固定 (未使用)
PTR1	入出力	WE3/ICIOWR 出力 (BSC)	TPUTO3 出力 (TPU)	TPUTI3 入力 (TPU)	PSA[1:0]	CAT724 ソフトI2C
PTR0	入出力	WE2/ICIORD 出力 (BSC)	TPUTO2 出力 (TPU)	IDEA2 出力 (ATAPI)	PSD[1:0]	CAT724 ソフトI2C
PTS7	—	—	—	—	—	n.c.
PTS6	入出力	VIO CKO 出力 (VIO)	—	—	—	EB724 CN2-6A
PTS5	入出力	VIO1 FLD 入力 (VIO)	TPUTI2 入力 (TPU)	IDEIORDY 入力 (ATAPI)	PSE[9:8]	EB724 CN2-6B
PTS4	入出力	VIO1 HD 入力 (VIO)	SCIF5 SCK 入出力 (SCIFA5)	—	PSA[10]	EB724では未接続
PTS3	入出力	VIO1 VD 入力 (VIO)	SCIF5 RXD 入力 (SCIFA5)	—	PSA[9]	EB724 CN2-7A
PTS2	入出力	VIO1 CLK 入力 (VIO)	SCIF5 TXD 出力 (SCIFA5)	—	PSA[9]	EB724 CN2-7B
PTS1	入出力	VIO1 D7 入力 (VIO)	VIO0 D15 入力 (VIO)	IDED7 入出力 (ATAPI)	PSB[7:6]	EB724では未接続
PTS0	入出力	VIO1 D6 入力 (VIO)	VIO0 D14 入力 (VIO)	IDED6 入出力 (ATAPI)	PSB[7:6]	EB724では未接続
PTT7	入出力 (PullDown)	D15 入出力 (BSC)	—	—	—	
PTT6	入出力 (PullDown)	D14 入出力 (BSC)	—	—	—	
PTT5	入出力 (PullDown)	D13 入出力 (BSC)	—	—	—	
PTT4	入出力 (PullDown)	D12 入出力 (BSC)	—	—	—	
PTT3	入出力 (PullDown)	D11 入出力 (BSC)	—	—	—	
PTT2	入出力 (PullDown)	D10 入出力 (BSC)	—	—	—	
PTT1	入出力 (PullDown)	D9 入出力 (BSC)	—	—	—	
PTT0	入出力 (PullDown)	D8 入出力 (BSC)	—	—	—	
PTU7	入出力	DACK0 出力 (DMAC)	—	—	—	CAT724 DIPSW4
PTU6	入出力	DREQ0 入力 (DMAC)	—	—	—	CAT724 DIPSW3
PTU5	入出力	FSIOASD 出力 (FSI)	—	—	PSE[1]	EB724ではDATA1 (Audio)
PTU4	入出力	FSIIABCK 入力 (FSI)	—	—	PSE[1]	EB724では未接続
PTU3	入出力	FSIILRCK 入力 (FSI)	—	—	PSE[1]	EB724では未接続
PTU2	入出力	FSIOABCK 出力 (FSI)	—	—	PSE[1]	EB724ではBCK (audio)
PTU1	入出力	FSIOALRCK 出力 (FSI)	—	—	PSE[1]	EB724ではWS (audio)
PTU0	入出力	CLKAUDIOAO 出力 (FSI)	—	—	PSE[0]	EB724では未接続
PTV7	入出力	FSIIBSD 入力 (FSI)	MSIOF1 SS2/MSIOF1 RSYNC 入出力 (MSIOF1)	—	PSD[7:6]	EB724 CN2-14A
PTV6	入出力	FSIOBSD 出力 (FSI)	MSIOF1 SS1/MSIOF1 RCK 入出力 (MSIOF1)	—	PSD[7:6]	EB724 CN2-14B
PTV5	入出力	FSIIBBCK 入力 (FSI)	MSIOF1 RXD 入力 (MSIOF1)	—	PSC[15:14]	EB724 CN2-15A
PTV4	入出力	FSIIBLRCK 入力 (FSI)	MSIOF1 TSYNC 出力 (MSIOF1)	—	PSC[15:14]	EB724 CN2-15B
PTV3	入出力	FSIOBBCK 出力 (FSI)	MSIOF1 TSCK 入出力 (MSIOF1)	—	PSC[15:14]	EB724 CN2-16A
PTV2	入出力	FSIIBLRCK 出力 (FSI)	MSIOF1 TXD 出力 (MSIOF1)	—	PSC[15:14]	EB724 CN2-16B
PTV1	入出力	CLKAUDIOBO 出力 (FSI)	MSIOF1 MCK 入力 (MSIOF1)	—	PSE[3:2]	EB724 CN2-17A
PTV0	入出力	FSIIASD 入力 (FSI)	—	—	PSE[10]	EB724では未接続
PTW7	入出力	MMC D7 入出力 (MMCIF)	SDHI1CD 入力 (SDHI1)	IODACK 出力 (ATAPI)	PSE[13:12]	EB724ではSD
PTW6	入出力	MMC D6 入出力 (MMCIF)	SDHI1WP 入力 (SDHI1)	IDERST 出力 (ATAPI)	PSE[13:12]	EB724ではSD
PTW5	入出力	MMC D5 入出力 (MMCIF)	SDHI1D3 入出力 (SDHI1)	EXBUF ENB 出力 (ATAPI)	PSE[13:12]	EB724ではSD
PTW4	入出力	MMC D4 入出力 (MMCIF)	SDHI1D2 入出力 (SDHI1)	DIRECTION 出力 (ATAPI)	PSE[13:12]	EB724ではSD
PTW3	入出力	MMC D3 入出力 (MMCIF)	SDHI1D1 入出力 (SDHI1)	—	PSA[13]	EB724ではSD

1

1

3

1

1

3

3

4

3

3

4

4

3

1

1

1

1

1

1

1

3

4

4

4

4

4

4

PTW2	入出力	MMC D2 入出力 (MMCIF)	SDHI1D0 入出力 (SDHI1)	—	PSA[13]	EB724ではSD	4
PTW1	入出力	MMC D1 入出力 (MMCIF)	SDHI1CMD 入出力 (SDHI1)	—	PSA[13]	EB724ではSD	4
PTW0	入出力	MMC D0 入出力 (MMCIF)	SDHI1CLK 出力 (SDHI1)	—	PSA[13]	EB724ではSD	4
PTX7	入出力	DACK1 出力 (DMAC)	IRDA OUT 出力 (IrDA)	—	PSA[12]	USB1 Enable	
PTX6	入出力	DREQ1 入力 (DMAC)	IRDA IN 入力 (IrDA)	—	PSA[12]	USB1 OverCurrent	
PTX5	入出力 (PullDown)	TS0 SDAT 入力 (TSIF)	—	LNKSTA 入力 (EtherMAC)	PSC[0]	EB724 CN7-4A	1
PTX4	入出力 (PullDown)	TS0 SCK 入力 (TSIF)	—	MDIO 入出力 (EtherMAC)	PSC[1]	EB724 CN7-4B	1
PTX3	入出力 (PullDown)	TS0 SDEN 入力 (TSIF)	—	MDC 出力 (EtherMAC)	PSC[2]	EB724 CN7-5A	1
PTX2	入出力 (PullDown)	TS0 SPSYNC 入力 (TSIF)	—	—	—	EB724 CN7-5B	1
PTX1	入出力	MMC CLK 出力 (MMCIF)	—	—	—	USB0 Enable	
PTX0	入出力	MMC CMD 入出力 (MMCIF)	—	—	—	USB0 OverCurrent	
PTY7	入出力	SDHI0CD 入力 (SDHI0)	—	—	—	CAT724 microSD	
PTY6	入出力	SDHI0WP 入力 (SDHI0)	—	—	—	CAT724 microSD	
PTY5	入出力	SDHI0D3 入出力 (SDHI0)	—	—	—	CAT724 microSD	
PTY4	入出力	SDHI0D2 入出力 (SDHI0)	—	—	—	CAT724 microSD	
PTY3	入出力	SDHI0D1 入出力 (SDHI0)	—	—	—	CAT724 microSD	
PTY2	入出力	SDHI0D0 入出力 (SDHI0)	—	—	—	CAT724 microSD	
PTY1	入出力	SDHI0CMD 入出力 (SDHI0)	—	—	—	CAT724 microSD	
PTY0	入出力	SDHI0CLK 出力 (SDHI0)	—	—	—	CAT724 microSD	
PTZ7	入出力	IRQ7 入力 (INTC)	SCIF3 CTS 入力 (SCIFA3)	—	PSB[10]/MSELB[5]	EB724では RS232C	4
PTZ6	入出力	IRQ6 入力 (INTC)	SCIF3 RTS 出力 (SCIFA3)	—	PSB[11]/MSELB[5]	EB724では RS232C	4
PTZ5	入出力	IRQ5 入力 (INTC)	SCIF3 SCK 入出力 (SCIFA3)	—	PSB[12]/MSELB[5]	CAT724 AX88796 割り込み	
PTZ4	入出力	IRQ4 入力 (INTC)	SCIF3 RXD 入力 (SCIFA3)	—	PSB[13]/MSELB[5]	EB724では RS232C	4
PTZ3	入出力	IRQ3 入力 (INTC)	SCIF3 TXD 出力 (SCIFA3)	—	PSB[14]/MSELB[5]	EB724では RS232C	4
PTZ2	入出力	IRQ2 入力 (INTC)	—	—	—	EB724では未接続	
PTZ1	入出力	IRQ1 入力 (INTC)	—	—	—	IRQ1 ユーザ使用可能割り込み	
PTZ0	入出力	IRQ0 入力 (INTC)	—	—	—	IRQ0 ユーザ使用可能割り込み	

黄色の色掛けがデフォルトで選択されている機能

オレンジはEB724では設定変更不可能

「GPIO使用可能」欄

1. EB724評価キットの外部端子CN2,CN7にでているのでそのままGPIOとして使用できる
2. EB724評価キットの外部端子CN2,CN7にでているが、別な機能として使っているのでソフトウェアを変更すれば使用できる
3. EB724評価キットでは未使用(未接続)なのでユーザ基板を作成すれば使用できる
4. EB724評価キットでは別な機能として使っているのでユーザ基板を作成し、かつ機能変更(ソフト修正)すれば使用できる

個数

52  
12  
18  
47

ユーザ様が基板を作成する際、CAT724標準カーネルドライバを変更することなく、そのまま機能未割当ピンをGPIOとして使うには 1 と 3 を使ってください。それでも不足する場合は 2 と 4 のピンをご検討ください。その際はカーネル、ドライバに何らかの修正が必要になります。

70  
129